



# HDL DESIGN HOUSE

RAZVIJ SVOJE TALENTE

## OTVORENE POZICIJE

HDL Design House se bavi pružanjem usluga u oblasti projektovanja i verifikacije SoC integrisanih kola, kao i razvojem IP cores i simulacionih modela koji se koriste u „System/Product Level“ simulacijama. Osnovana 2001. godine, kompanija trenutno zapošljava 140 inženjera koji rade u razvojnim centrima u Beogradu, Čupriji i Solunu. Od osnivanja uspešno učestvujemo na R&D projektima sa kompanijama: NXP, Fujitsu, AMD, Infineon, CEVA, Cadence, Honeywell, Broadcom, Texas Instruments, Sensirion, uBlox, Siemens, Ericsson, Intel, i drugim.



## Analog Dizajner

Part-time posao za studente ETF-a i diplomce:

*Modelovanje analognih komponenti u Verilog/Verilog-AMS jeziku*

Posao mogu raditi i studenti nižih godina koji su slušali kurs analogne elektronike

Nije potrebno prethodno iskustvo

## NUDIMO VAM:

Stimulativnu zaradu

Priliku da gradite karijeru u stabilnom i podsticajnom okruženju

Mogućnost stručnog usavršavanja i profesionalnog razvoja

Teambuilding i sportske aktivnosti

Priliku da radite sa vrhunskim ekspertima u oblasti SoC projektovanja i verifikacije

KONTAKT: ● [www.hdl-dh.com](http://www.hdl-dh.com) ● Golsvordijeva 35, Belgrade, Serbia ● [jobs@hdl-dh.com](mailto:jobs@hdl-dh.com)