

при изради 1 докторске дисертације. Био је члан комисије за усмену одбрану и оцену 23 завршна рада на основним, 24 завршна рада на мастер студијама, и 1 докторске дисертације.

Саша Стојановић је био члан 3 комисије за избор у звање и то:

Зорана Бабовића у звање доцента, Универзитет у Крагујевцу, Факултет инжењерских наука, 2019.

Тијане Шуштершић у звање асистента, Универзитет у Крагујевцу, Факултет инжењерских наука, 2018.

Никола Давидовић у звање доцента, Универзитет у Источном Сарајеву, Електротехнички факултет, 2022.

Саша Стојановић је коаутор универзитетског уџбеника:

М. Цветановић, **С. Стојановић**, М. Бојовић, С. Тубић, Ф. Хаџић, *Релационе базе података: SQL упитни језик са примерима*, Електротехнички факултет, 2017, ISBN: 978-86-7225-086-2.

Г. Библиографија научних и стручних радова

1. Радови у међународним научним часописима са импакт фактором (категорија M20)

Публикације пре последњег изборног периода

- 1.1. Radivojevic Z., Cvetanovic M., and **Stojanovic S.**: Comparison of Binary Procedures: A Set of Techniques for Evading Compiler Transformations, - The Computer Journal, Vol. 59, No. 1, 2016, pp. 106-118, doi: 10.1093/comjnl/bxv076, ISSN 0010-4620, IF 1.000 (M22).
- 1.2. **Stojanovic S.**, Radivojevic Z., and Cvetanovic M.: Approach for estimating similarity between procedures in differently compiled binaries, - Information and Software Technology, Vol. 58, No. 1, 2015, pp. 259-271, doi: 10.1016/j.infsof.2014.06.012, ISSN:0950-5849, IF 1.569 (M21).
- 1.3. **Stojanović S.**, Bojić D., and Bojović M.: An Overview of Selected Heterogeneous and Reconfigurable Architectures, - Advances in Computers, Vol. 96, No. n/a, 2015, pp. 1-45, doi: 10.1016/bs.adcom.2014.11.003, ISSN: 0065-2458, IF 0.489 (M23).

Публикације у последњем изборном периоду

- 1.4. Vladimir Blagojević, Dragan Bojić, Miroslav Bojović, Miloš Cvetanović, Jovan Dorđević, Đorđe Đurđević, Bojan Furlan, Slavko Gajin, Zoran Jovanović, Dragan Milićev, Veljko Milutinović, Boško Nikolić, Jelica Protić, Marija Punt, Zaharije Radivojević, Žarko Stanisljević, **Saša Stojanović**, Igor Tartalja, Milo Tomašević, Pavle Vuletić, "A Systematic Approach to Generation of New Ideas for PhD Research in Computing," Advances in Computers, vol. 104, pp. 1-31, doi: 10.1016/bs.adcom.2016.09.001, February 2017, ISSN: 0065-2458, IF: 0.789. – M23
- 1.5. Tubic S., Cvetanovic M., Radivojevic Z., **Stojanovic S.**: Annotated functional decomposition, - Computer Applications in Engineering Education, Vol. 29, No. 5, Jan, 2021, pp. 1390-1402, doi: 10.1002/cae.22394, ISSN: 1061-3773, IF: 0.856 (M23).
- 1.6. Polužanski V., Kovačević U., Bacanin N., Rashid T., **Stojanović S.**, Nikolić B.: Application of Machine Learning to Express Measurement Uncertainty, - Applied

- 3.2. **Stojanović S.**, Bojić D., Bojović M., Valero M., Milutinović V.: An overview of selected hybrid and reconfigurable architectures, - 2012 IEEE 13th International Conference on Industrial Technology (ICIT), Athens 2012, pp. 444-449. (M33)
- 3.3. Suštan Z., **Stojanovic S.**, Rakocevic G., Milutinovic V., Valero M.: A survey of dual data cache systems, - 2012 IEEE 13th International Conference on Industrial Technology (ICIT), Athens 2012., pp. 450-456 (M33)
- 3.4. **Stojanović S.**, Furlan B., Tomašević M., Milutinović V.: An Overview of Concurrency Support in Accessing Shared Data in SMPs, - 4th Advanced Computer Architecture and Compilation for Embedded Systems (ACACES), L'Aquila 2008., pp 67-70. (M33)
- 3.5. Radivojević Z., **Stojanović S.**, Cvetanović M.: Detecting software clones in binaries, - 14th Workshop Software Engineering Education and Reverse Engineering (DAAD), Sinaia 2014. (M35)
- 3.6. **Stojanović S.**, Cvetanović M., Radivojević Z.: Using software metrics for estimating code similarities in binaries, - 15th Workshop Software Engineering Education and Reverse Engineering (DAAD), Bohinj 2015 (M35)

Публикације у последњем изборном периоду

- 3.7. Nikolić V., **Stojanović S.**, Radivojević Z., Cvetanović M.: In vehicle passenger presence detection system, - 4th IcETRAN international conference of Society for Electronics, Telecommunications, Computers, Automatic Control and Nuclear Engineering, Kladovo 2017., pp. RTI1.2-1 - RTI1.2-6. (M33)
- 3.8. Radivojević Z., Cvetanović M., **Stojanović S.**: Challenges in the use of indoor navigation and augmented reality in complex space, - Cooperation at Academic Informatics Education across Balkan Countries and Beyond, Primošten 2018., pp. 40-41. (M34)
- 3.9. Cvetanović M., Radivojević Z., **Stojanović S.**: Detection of a dual licensing violation, -Application of free software and open hardware PSSOH, Belgrade 2018., pp. 7-7. (M34)
- 3.10. Radivojević Z., Cvetanović M., **Stojanović S.**: Challenges in designing educational information system, - Cooperation at Academic Informatics Education across Balkan Countries and Beyond: The Impact of Informatics to Society (DAAD), Jelsa 2019. pp. 35-36. (M34)
- 3.11. Dodović M., Srbljanović A., Mićović M., Rikalo A., **Stojanović S.**: Implementation of the Verification process with Universal Verification Methodology in the Computer Systems for the VLSI course, - 2023 10th International Conference on Electrical, Electronic and Computing Engineering (IcETRAN), IEEE, East Sarajevo, Bosnia and Herzegovina, Jun, 2023, pp. 1-5. (M33)
- 3.12. Srbljanović A., Dodović M., Mićović M., Rikalo A., **Stojanović S.**: Implementation of a unified modern interface for executing hardware simulation, synthesis, and verification processes of VLSI systems, - 2023 10th International Conference on Electrical, Electronic and Computing Engineering (IcETRAN), IEEE, East Sarajevo, Bosnia and Herzegovina, Jun, 2023, pp. 1-5. (M33)

4. Радови на домаћим научно-стручним конференцијама (категорија М60)

Публикације пре последњег изборног периода

- 4.1. Stankić B., Kojić D., Cvetanović M., Dukić M., **Stojanović S.**, Radivojević Z.: ERLE: Embedded Run Length image Encoding, - 22. Telekomunikacioni forum (TELFOR), Beograd 2014., pp. 975-978. (M63)
- 4.2. Dobromirović M., **Stojanović S.**, Cvetanović M., Radivojević Z.: Overview of several implementation of a gaze point detection using low-resolution camera, - YUInfo Informacionog društva Srbije, Kopaonik 2013., pp. 249 – 254. (M63)
- 4.3. **Stojanović S.**, Bojić D., Milutinović V.: A comparative evaluation of open source tools for multicore and reconfigurable architectures, - 19. Telekomunikacioni forum (TELFOR), Beograd 2011., pp. 1450-1453. (M63)

Публикације у последњем изборном периоду

- 4.4. Bogojević B., Cvetanović M., **Stojanović S.**, Radivojević Z.: System for indoor navigation, - YUInfo Informacionog društva Srbije, Kopaonik 2017., pp. 68-73. (M63)
- 4.5. Tubić S., Cvetanović M., Radivojević Z., **Stojanović S.**: Имплементација софтвера за филтрирање нежељених порука употребом класификационих алгоритама, - 61. конференција "ЕТРАН 2017" Друштва за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Кладово 2017., pp. RT3.5-1 - RT3.5-7. (M63)
- 4.6. Trifunovic N., Kotlar M., Andric O., Trifunovic P., **Stojanovic S.**, Cvetanovic M., Radivojevic Z., Punt M., Milutinovic V.: Experiences in the Teaching of a New Computing Paradigm: DataFlow Supercomputing, - 25. Telekomunikacioni forum (TELFOR), Beograd 2017., pp. 864-867. (M63)
- 4.7. Radivojević Z., **Stojanović S.**, Cvetanović M.: Преглед симулатора погодних за држање наставе архитектуре и организације рачунара, - Application of free software and open hardware PSSOH 2020 University of Belgrade – School of Electrical Engineering, Belgrade 2020., pp. 1-5. (M63)

Д. Пројекти

1. Учешће на пројекту: Моделовање грешака приликом уписа у ДНК користећи технике машинског учења, 2021-.
2. Учешће на пројекту: "Развој дигиталних технологија и умрежених сервиса у системима са уграђеним електронским компонентама" на Електротехничком факултету у Београду, финансираног од стране министарства за науку и технологију, 2011-.
3. Развој Андроид апликације за снимање и едитовање видео материјала, 2016.
4. Решавање Gross-Pitaevskii једначине употребом технологије протока података, финансиран од министарства за науку и технологију, 2012.
5. Реверзни инжењеринг алгоритма за препознавање додира из AVR кода за потребе форензичке анализе (CW, Канада), 2010.
6. Реверзни инжењеринг алгоритма за препознавање додира из ARM кода за потребе форензичке анализе (CW, Канада), 2009.
7. Реверзни инжењеринг алгоритма компресије за потребе форензичке анализе (Британски телеком, Велика Британија), 2008.

Захтевано	Остварено	Коментар
Има научни степен доктора наука • из уже научне области за коју се бира, стечен на акредитованом студијском програму и акредитованој високошколској установи или му је диплома доктора наука стечена у иностранству призната у складу са Законом о високом образовању, • или је код избора у звање дошло до промене уже научне области, докторска дисертација није из уже научне области за коју се кандидат бира, већ из сродне научне области Електротехнике и рачунарства, а из уже научне области за коју се бира, кандидат је том приликом имао у часописима са JCR листе ефективно најмање два пута већи број научних радова од броја дефинисаног за избор у одговарајуће звање, при чему су ти радови претежно из нове научне области.	Да.	Научни степен доктора електротехничких наука стечен је одбраном тезе из области рачунарске технике и информатике 25.12.2015. године на Електротехничком факултету Универзитета у Београду.
Има позитивну оцену способности за педагошки рад на основу студенских анкета.	Да.	Просек расположивих оцена са студенских анкета за последњих пет школских година на предметима са више од 10 анкетираних студената су: 2018/2019 г. 3.96 2019/2020 г. 3.58 2020/2021 г. 4.12 2021/2022 г. 4.12 2022/2023 г. 4.49 Просечна пондерисана оцена за период 2018-2023. је 3.93.
Има позитивну оцену испуњавања радних обавеза у претходном изборном периоду.	Да.	Кандидат је савесно и ревносно обављао своје радне обавезе. Учествовао у извођењу наставе на већем броју предмета.
Има просечно ангажовање од најмање три часа активне наставе седмично у претходном изборном периоду.	Да.	Ангажовање од минимум 8.5 часова недељно у целом петогодишњем периоду.
Има остварене резултате у унапређењу наставе и увођењу студената у научни рад.	Да.	Учествовао је у увођењу новог предмета 13C114ПМУ – Програмирање мобилних уређаја. Коаутор је неколико научних радова заједно са студентима мастер студија на конференцији IcETRAN.

заменити са два научна рада на домаћим скуповима. У целом опусу има најмање пет научних радова на међународним или домаћим скуповима.		7 радова на домаћим скуповима
У периоду дефинисаном у члану 24, став 4, рецензира је радове за научне часописе или конференције, био члан уређивачких одбора домаћих часописа или имао функције у међународним и домаћим научним и струковним организацијама.	Да.	<p>Рецензент конференција: TELFOR и ETRAN.</p> <p>Рецензент у часопису TELFOR JOURNAL.</p> <p>Члан Секторског већа за сектор информационих и комуникационих технологија, електротехнике, аутоматике и електронике (2019-2023.)</p>
У периоду дефинисаном у члану 24, став 4, учествовао је бар на једном пројекту министарства надлежног за науку, или еквивалентном пројекту дефинисаном у члану 25, став 1, са укупним трајањем ангажовања на свим пројектима од најмање 16 истраживач-месеци. Уз образложение комисије за писање реферата, ово учешће се може заменити стручним радом, у складу са чланом 25, или ефективно једним додатним научним радом у часопису са <i>JCR</i> листе категорије M21 или M22.	Да.	Учешће на пројекту министарства: “Развој дигиталних технологија и умрежених сервиса у системима са уграденим електронским компонентама“ на Електротехничком факултету у Београду, 2011-2023. (8 истраживач-месеци годишње).
У претходном петогодишњем периоду има испуњену најмање по једну одредницу из било која два од услова 1, 2 и 3 („изборни“ услови): 1. резултати стручно-профессионалног рада кандидата, чије су ближе одреднице: 1.1. председник или члан уређивачког одбора научног часописа или зборника радова у земљи или иностранству; 1.2. председник или члан организационог одбора или учесник на стручним или научним скуповима националног или међународног нивоа; 1.3. председник или члан комисија за израду завршних радова на основним, мастер и	Да.	<p>1.3. Председник и члан већег броја комисија за израду завршних радова на основним и мастер студијама.</p> <p>1.5. Сарадник у реализацији пројекта финансираног од стране МПНТР</p> <p>1.6. Рецензент радова на конференцијама ЕТРАН и Телфор</p> <p>2.1. Руководилац рачунарских лабораторија при Катедри за РТИ. Продекан за финансије током 2022. године.</p> <p>2.2. На функцији помоћника министра од маја 2017. године</p> <p>3.1. Учесник на пројекту МПНТР у чијој реализацију поред Електротехничког факултета</p>

<p>високошколским и/или научноистраживачким институцијама у земљи и иностранству;</p> <p>3.2. радно ангажовање у настави или комисијама на другим високошколским и/или научноистраживачким институцијама у земљи и иностранству;</p> <p>3.3. руковођење радом или члан органа или професионалног удружења или организације националног или међународног нивоа;</p> <p>3.4. учешће у програмима размене наставника и студената;</p> <p>3.5. учешће у изради и спровођењу заједничких студијских програма;</p> <p>3.6. гостовања и предавања по позиву на универзитетима у земљи или иностранству.</p>		
--	--	--

3. Закључак и предлог

На конкурс за избор ванредног професора са пуним радним временом за ужу научну област Рачунарска техника и информатика, један извршилац, јавио се један кандидата, др Саша Стојановић, дипломирани инжењер електротехнике. На основу приложене документације, приказане и позитивно оцењене наставне и научно-истраживачке активности, комисија закључује да кандидат др Саша Стојановић испуњава све законске, формалне и суштинске услове конкурса и аката чије се одредбе примењују приликом избора у звање на Универзитету у Београду – Електротехничком факултету: *Закона о високом образовању, Правилнику о начину и поступку стицања звања и заснивања радног односа наставника Универзитета у Београду, Критеријума за стицање звања наставника на Универзитету у Београду и Правилника о избору у звања наставника и сарадника Електротехничког факултета Универзитета у Београду.*

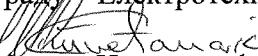
Комисија предлаже Изборном већу Електротехничког факултета и Већу научних области техничких наука Универзитета у Београду да изабере др Сашу Стојановића у звање ванредног професора са пуним радним временом за ужу научну област Рачунарска техника и информатика.

Београд, 14.06.2024. године

ЧЛАНОВИ КОМИСИЈЕ


др Бошко Николић
редовни професор

Универзитет у Београду – Електротехнички факултет


др Милош Џетковић
ванредни професор

Универзитет у Београду – Електротехнички факултет

др Синиша Влајић
редовни професор
Универзитет у Београду – Факултет организационих наука

